




**СИЛАБУС навчальної
дисципліни
« Мікропроцесорні системи »
Спеціальність: 123 « Комп'ютерна інженерія »**



Рівень вищої освіти	Перший (бакалаврський)
Статус дисципліни*	Навчальна дисципліна вибіркового компонента фахового переліку
Семестр (осінній/весняний)	Осінній семестр
Обсяг дисципліни, кредити ЄКТС/загальна кількість годин	3 кредитів/90 годин
Мова викладання	Українська
Що буде вивчатися (предмет навчання)	<i>Предмет вивчення:</i> технологія розробки мікропроцесорних систем
Чому це цікаво/потрібно вивчати (мета)	<i>Навчальний курс зацікавить тих, хто:</i> <ul style="list-style-type: none"> – прагне проектувати мікропроцесорні системи; – хоче розуміти особливості побудови ЕОМ; – хоче володіти методами та технічні засоби налагодження, діагностики мікропроцесорних систем.
Чому можна навчитися (результати навчання)	<i>Результати навчання:</i> <ul style="list-style-type: none"> – знати особливості проектування архітектури мікропроцесорів; – вирішувати проблеми, які виникають під час проектування та використання МС.
Як можна користуватися набутими знаннями і вміннями (компетентності)	Розробляти мікропроцесорні системи на основі мікропроцесорних великих інтегральних схем, налагоджувати їх та розробляти програмне забезпечення з урахуванням цільової функції проектування.
Навчальна логістика	Зміст дисципліни: Архітектура мікропроцесорних систем. Проектування мікропроцесорних систем на основі мікроконтролерів та однокристальних мікропроцесорних великих інтегральних мікросхем. Види занять: лекції, лабораторні роботи. Методи навчання: презентації. Форми навчання: заочна, очна (+онлайн-підтримка Google meet).
Пререквізити	Знання з основ комп'ютерної логіки, комп'ютерної електроніки, комп'ютерної схемотехніки.

Пореквізити	Знання та навички можуть бути використані для розвитку власної кар'єри, для організації власної професійної діяльності, а також під час написання дипломного проекту.
Інформаційне забезпечення	Навчальна та наукова література:
з фонду та репозитарію НТБ НАУ	<ol style="list-style-type: none"> 1. Жабін В.І., Жуков І.А., Ткаченко В.В., Клименко І.А. Мікропроцесорні системи: Навчальний посібник. / В.І. Жабін, І.А. Жуков, В.В. Ткаченко та ін. – К. Видавництво «СПД Гуральник», 2009. – 492 с. 2. Бабіч М.П., Жуков І.А. Комп'ютерна схемотехніка: Навчальний посібник. / М.П. Бабіч, І.А. Жуков. – К.:”МК-Прес”, 2004. – 412 с., іл.
Локація та матеріальнотехнічне забезпечення	Комп'ютерний клас кафедри 5.117. Презентації.
Семестровий контроль, екзаменаційна методика	Залік.
Кафедра	Комп'ютерних систем та мереж
Факультет	Кібербезпеки, комп'ютерної та програмної інженерії
Викладач	 <p>Малярчук Василь Олександрович Посада: доцент Вчене звання: доцент Науковий ступінь: кандидат технічних наук</p> <p>Профайл викладача: https://scholar.google.com.ua/citations?hl=uk&user=ORGixO0AAAJ Тел.: (066)246-45-48 E-mail: vasyli.maliarchuk@npp.nau.edu.ua Робоче місце: 5.118</p>
Оригінальність навчальної дисципліни	Розгляд технологія розробки мікропроцесорних систем як основи для професійної діяльності
Лінк на дисципліну	